

RASPORED SATI

ODSJED: **ELEKTROENERGETIKA**

GODINA **II/3**

ŠK.GOD. 2008/09

SAT	08.00	09.00	10.00	11.00	12.00	13.00	14.00	15.00	16.00	17.00	18.00	19.00	20.00
DAN	1 08.45	2 09.45	3 10.45	4 11.45	5 12.45	6 13.45	7 14.45	8 15.45	9 16.45	10 17.45	11 18.45	12 19.45	13 20.45
PON		P EK2 Sala MA	P EK2 Sala MA	P EK2 Sal MA	P EK2 Sala MA			T EK2 Sala S5	T EK2 Sala S5				
UTO		L OEES Sala EE1	L OEES Sala EE1	P OEES Sala VA	P OEES Sala VA	P OEES Sala VA		T OEES Sala EE1	T OEES Sala EE1				
SRI		P PEES Sala S0	P PEES Sala S0	P PEES Sala S0	T PEES Sala S0	T PEES Sala S0	T PEES Sala S0	T PEES Sala S0					
ČET		P EMJ Sala MA	P EMJ Sala MA	P EMJ Sala MA	T EMJ Sala MA	T EMJ Sala MA	L EMJ Sala 1-02	L EMJ Sala 1-02	L EMJ Sala 1-02	L EMJ Sala 1-02			
PET		P IEM Sala EE1	P IEM Sala EE1	P IEM Sala EE1	T IEM–EE1 EK2–EE2	T IEM–EE1 EK2–EE2	T IEM Sala EE1	T IEM Sala EE1	L IEM Sala EE1	L IEM Sala EE1			

Legenda: **EK2** – Električni krugovi 2
EMJ – Električna mjerenja
IEM – Inženjerska elektromagnetika

OEES – Osnove elektroenergetskih sistema
PEES – Pouzdanost električnih elemenata i sistema

PRODEKAN ZA NASTAVU
Van.prof.dr. Narcis Behlilović, dipl.el.ing.

26.9.2008

RASPORED SATI

ODSJED: **AUTOMATIKA I ELEKTRONIKA**

GODINA **II/3**

ŠK.GOD. 2008/09

SAT	08.00	09.00	10.00	11.00	12.00	13.00	14.00	15.00	16.00	17.00	18.00	18.00	20.00
DAN	1 08.45	2 09.45	3 10.45	4 11.45	5 12.45	6 13.45	7 14.45	8 15.45	9 16.45	10 17.45	11 18.45	12 18.45	13 20.45
PON		P EK2 Sala MA	P EK2 Sala MA	P EK2 Sala MA	P EK2 Sala MA	T EK2 Sala S7	T EK2 Sala S7		T IM3 Sala S9	T IM3 Sala S9			
UTO		P IM3 Sala S8	P IM3 Sala S8		L EMJ 1-02 AE 2-09	L EMJ 1-02 AE 2-09	L EMJ 1-02 AE 2-09	L EMJ 1-02 AE 2-09	L EMJ 1-02 AE 2-09	L EMJ 1-02 AE 2-09			
SRI		P AE Sala S5	P AE Sala S5	P AE Sala S5	T AE Sala S5	P SIP Sala S5	P SIP Sala S5	T SIP Sala S5	T EMJ Sala S5				
ČET		P EMJ Sala MA	P EMJ Sala MA	P EMJ Sala MA		P IM3 Sala S8	P IM3 Sala S8						
PET		P DM – S0 DS – S7	P DM – S0 DS – S7	P DM – S0 DS – S7	T DM – S0 DS – S7	T DM Sala –S0		L SIP Sala 1-02	L SIP Sala 1-02				

Legenda: **EK2** – Električni krugovi 2 **AE** – Analogna elektronika **DS** – Dinamički sistemi
EMJ – Električna mjerenja **SIP** – Senzori i pretvarači **DM** – Diskretna matematika
IM3 – Inženjerska matematika

PRODEKAN ZA NASTAVU
Van.prof.dr. Narcis Behlilović, dipl.el.ing.

26.9.2008

RASPORED SATI

ODSJED: **TELEKOMUNIKACIJE**

GODINA **II/3**

ŠK.GOD. 2008/09

SAT	08.00	09.00	10.00	11.00	12.00	13.00	14.00	15.00	16.00	17.00	18.00	19.00	20.00
DAN	1 08.45	2 09.45	3 10.45	4 11.45	5 12.45	6 13.45	7 14.45	8 15.45	9 16.45	10 17.45	11 18.45	12 19.45	13 20.45
PON		P EK2 Sala MA	P EK2 Sala MA	P EK2 Sala MA	P EK2 Sala MA	L ETK1 2-09 TS 2-13	L ETK1 2-09 TS 2-13	L ETK1 Sala 2-09	L ETK1 Sala 2-09	L ETK1 Sala 2-09			
UTO		L TS Sala 1-09	L TS Sala 1-09	P OEES Sala VA	P OEES Sala VA	P OEES Sala VA	P TEP Sala MA	P TEP Sala MA	P TEP Sala MA	T TEP Sala MA	T TEP Sala MA		
SRI		P TS Sala S8	P TS Sala S8	P TS Sala S8		T OEES Sala EE2	L ETK1 Sala 2-09	L ETK1 2- 09 THIK 2-32	L ETK1 2- 09 THIK 2-32	L ETK1 2- 09 THIK 2-32			
ČET		T EK2 – S5 EK2 – S7	T EK2 – S5 EK2 – S7	P ETK1 Sala S5	P ETK1 Sala S5	P ETK1 Sala S5	T TS Sala S5	T TS Sala S8	P OS Sala MA	P OS Sala MA	P OS Sala MA		
PET		P THIK Sala S9	P THIK Sala S9	P THIK Sala S9	T THIK Sala S5	T THIK Sala S5	T THIK Sala S5						

Legenda: **EK2** – Električni krugovi 2 **TS** – Teorija signala **THIK** – Teorija informacija i izvorno kodiranje

ETK1 – Elektronika TK1 **TEP** – Teorija elektromagnetnih polja

OS – Operativni sistemi **OEES** – Osnove elektroenergetskih sistema

PRODEKAN ZA NASTAVU

Van.prof.dr. Narcis Behlilović, dipl.el.ing.

26.9.2008

RASPORED SATI

ODSJED: RAČUNARSTVO I INFORMATIKA

GODINA II/3

ŠK.GOD. 2008/09

SAT	08.00	09.00	10.00	11.00	12.00	13.00	14.00	15.00	16.00	17.00	18.00	19.00	20.00
DAN	1 08.45	2 09.45	3 10.45	4 11.45	5 12.45	6 13.45	7 14.45	8 15.45	9 16.45	10 17.45	11 18.45	12 19.45	13 20.45
PON		L LD Sala 0-02	L LD Sala 0-02	L LD Sala 0-02	P RPR Sala S5	P RPR Sala S5	P RPR Sala S5	L LD Sala 0-02	L LD Sala 0-02	L LD 0-02 SP 0-03	L SP Sala 0-03		
UTO		L ASP 0-02 OS 0-03 T DM S0	L ASP 0-02 OS 0-03 T DM S0	L ASP 0-02 OS 0-03 T DM S0	L ASP Sala 0-02	L ASP Sala 0-02	L ASP Sala 0-02	L RPR Sala 0-02	L RPR Sala 0-02	L RPR Sala 0-02	L RPR Sala 0-02	L RPR Sala 0-02	L RPR Sala 0-02
SRI		P VIS-S0 SP – S10	P VIS-S0 SP – S10	P VIS-S0 SP – S10	L RPR 1-09 OS 0-03 T VIS-S0	L RPR 1-09 OS 0-03 T VIS-S0	L OS Sala 0-03						
ČET		P LD Sala S10	P LD Sala S10	P LD Sala S10					P OS Sala MA	P OS Sala MA	P OS Sala MA		
PET		P DM Sala S0	P DM Sala S0	P DM Sala S0		P ASP Sala MA	P ASP Sala MA	P ASP Sala MA					

Legenda: LD – Logički dizajn

DM – Diskretna matematika

OS – Operativni sistemi

SP – Sistemsko programiranje

RPR – Razvoj programskih rješenja

VIS – Vjerovatnoća i statistika

ASP – Algoritmi i strukture podataka

PRODEKAN ZA NASTAVU
Van.prof.dr. Narcis Behlilović, dipl.el.ing.

26.9.2008